



Planificaciones

6610 - Circuitos Electrónicos II

Docente responsable: BERTUCCIO JOSE ALBERTO

OBJETIVOS

Lograr una formación orientada al diseño de circuitos electrónicos considerando como conceptos fundamentales la realimentación negativa o positiva y la estabilidad, aplicando modernas técnicas de diseño en pequeña señal, gran señal, baja y alta potencia, disipación del calor, eficiencia, confiabilidad y compatibilidad electromagnética.

En forma complementaria se incorporarán técnicas de diseño de circuitos impresos, ensamblado de equipos electrónicos, diseño asistido por computadora, mediciones electrónicas, tecnología de componentes y normas de certificación de diseño y de seguridad eléctrica.

El curso se enfocará a la solución de problemas de Ingeniería, particularizando en el diseño electrónico y generalizando en el "Diseño de Ingeniería", desarrollando el mismo mediante proyectos electrónicos en la forma en que se hace a nivel profesional tanto en investigación de Laboratorio como en la Industria.

CONTENIDOS MÍNIMOS

PROGRAMA SINTÉTICO

Realimentación negativa en amplificadores monoetapa y multietapa.

Corrimientos en la polarización de amplificadores realimentados.

Respuesta, estabilidad y compensación de amplificadores realimentados negativamente.

Análisis y diseño de amplificadores operacionales.

Análisis y diseño de amplificadores de Potencia.

Análisis y diseño de Fuentes de alimentación estabilizadas lineales y conmutadas.

Realimentación positiva: osciladores sinusoidales.

Amplificadores sintonizados de pequeña señal.

Generadores de señal de formas de onda periódicas.

Amplificadores de instrumentación.

Circuitos analógicos no lineales: Multiplicadores analógicos y lazo de fijación de fase (PLL).

Ruido.

Tecnología de componentes.

Diseño de circuitos impresos.

Consideraciones de ensamblado de equipos electrónicos incluyendo confiabilidad, compatibilidad electromagnética y seguridad eléctrica.

Nociones de certificaciones.

Técnicas de diseño y medición.

PROGRAMA ANALÍTICO

1 REALIMENTACION NEGATIVA

Beneficios de la realimentación negativa. Conceptos de amplificador y realimentador. Circuitos de muestreo y suma. Cuadripolos equivalentes y parámetro estabilizado. Concepto y cálculo de las ganancias de lazo abierto y cerrado. Influencia de las impedancias de entrada y salida sobre las características del amplificador realimentado.

Cálculo de las impedancias de entrada y salida en el amplificador realimentado.

Análisis y diseño de circuitos prácticos.

2 DESPLAZAMIENTO DE LAS CORRIENTES Y TENSIONES DE POLARIZACIÓN EN AMPLIFICADORES REALIMENTADOS

Corrientes de polarización de entrada (input bias current), diferencia entre las corrientes de polarización (input offset current), desplazamiento de la tensión de entrada (input offset voltage). Problemas con circuitos reales. Determinación de la tensión de salida como consecuencia de los generadores equivalentes en amplificadores realimentados negativamente.

3 COMPORTAMIENTO EN FRECUENCIA DE AMPLIFICADORES REALIMENTADOS NEGATIVAMENTE

Amplificadores con un solo polo en alta frecuencia.

Aumento del ancho de banda en amplificadores realimentados negativamente.

Diagramas de módulo y fase del parámetro estabilizado, de la ganancia de lazo abierto y de la ganancia de lazo. Concepto de frecuencia de cruce y margen de fase. Diagramas de módulo y fase de las impedancias de entrada y salida.

Amplificadores con tres polos (dos polos en alta frecuencia): diagramas de módulo y fase del parámetro estabilizado y de la ganancia de lazo abierto. Concepto de sobrepico en la respuesta en frecuencia y

sobrepico en la respuesta temporal.

Relación entre la respuesta en frecuencia y la respuesta al escalón. Valores indicativos (tiempo de crecimiento, de establecimiento, etc.).

Compensación de amplificadores realimentados negativamente por polo dominante actuando en el amplificador básico.

Funcionamiento del amplificador en alto nivel: concepto de "velocidad de crecimiento" (Slew Rate), elementos del circuito que lo originan, su relación con el ancho de banda para gran señal.

Compensación de amplificadores realimentados negativamente por adelanto de fase actuando sobre el realimentador.

4 DISEÑO DE AMPLIFICADORES OPERACIONALES DE BAJA Y ALTA POTENCIA

Evolución de los amplificadores operacionales y de audio. Topología de tres etapas. Empleo de pares diferenciales, cargas activas, fuentes de corriente y espejos de corriente. Circuito bootstrap. Etapas de salida clase A, B, D y G. Multiplicador de V_{be} . Estabilidad térmica. Protección contra sobrecargas.

Rendimiento: estudio de la relación entre potencia de salida, disipada y entregada por las fuentes de alimentación.

Embalamiento térmico y cálculo de disipadores. Distintas configuraciones circuitales de amplificadores de audio de potencia. Especificaciones técnicas de los amplificadores de audio.

Distorsión (armónica, intermodulación, TIM, cruce, por causa del diseño de la implementación física, etc.).

Amplificadores realimentados por corriente (Current Feedback Amplifiers). Ventajas sobre los amplificadores realimentados por tensión. Diversas etapas de entrada, intermedias y de salida de los modernos CFA.

5 FUENTES DE ALIMENTACION

Transformador, rectificadores de onda completa y filtro capacitivo.

Conceptos de regulación y rizado (ripple). Fuentes de tensión y corriente lineales (reguladas y estabilizadas por realimentación).

Protección de fuentes. Fuentes reguladas y estabilizadas de tres terminales.

Principio de las fuentes conmutadas. Modo reductor, elevador e inversor. Modo continuo y discontinuo.

Topologías aisladas: Flyback, medio puente y puente.

Exigencias de los componentes para conmutación. Cálculo y selección del inductor y otros componentes críticos.

6 REALIMENTACIÓN POSITIVA

Osciladores senoidales. Condición de módulo y fase. Frecuencia de oscilación. Condición de arranque. Circuitos prácticos: Oscilador LC básico, desplazamiento de fase, puente de Wien, T puenteada, desplazamiento de fase, Colpitts, Hartley, sintonía controlada por tensión.

Estabilización de amplitud de las oscilaciones.

7 AMPLIFICADORES SINTONIZADOS DE PEQUEÑA SEÑAL

Repaso de circuitos resonantes: factor de calidad (Q), frecuencia de resonancia, selectividad y ancho de banda. Circuitos acoplados magnéticamente y capacitivamente (doble sintonía). Adaptación de impedancias.

Característica de los transistores en alta frecuencia: parámetros admitancia.

Estabilidad de los circuitos monoetapa sintonizados: lugar geométrico de la admitancia de entrada. Criterio de estabilidad intrínseca de un transistor. Circuitos multietapa sintonizados: concepto de alineabilidad y su relación con el de estabilidad.

Neutralización, unilateralización y desadaptación como herramientas para lograr un circuito estable y alineable.

8 CIRCUITOS ANALÓGICOS NO LINEALES

Multiplicadores analógicos utilizando el transistor bipolar. El amplificador diferencial como un sencillo multiplicador analógico de dos cuadrantes.

Multiplicador de cuatro cuadrantes; Celda de Gilbert, su polarización y funcionamiento, y su utilización como modulador balanceado y detector de fase.

Lazo de fijación de fase (PLL). Conceptos fundamentales.

Condición de enganche. Rango de enganche. Lazos de fijación de fase integrados.

Aplicaciones.

9 RUIDO

Problemática del diseño para minimizar el ruido. Relación señal ruido. Ruido en resistores, semiconductores y otros componentes. Generadores equivalentes de ruido. Ruido en amplificadores multietapa.

10 TECNOLOGÍA DE COMPONENTES

Estudio de todos los tipos de resistores, inductores y capacitores para lograr la elección del componente más

adecuado en cada parte del circuito electrónico bajo diseño.

BIBLIOGRAFÍA

Análisis y diseño de circuitos integrados
Autores: Paul R. Gray y Robert G. Meyer

Circuitos microelectrónicos, análisis y diseño
Autor: Muhammad Rashid

Fuentes conmutadas, análisis y diseño, 2da edición
Editorial científica Universitaria
Autor: Juan Carlos Floriani

Practical switching power supply design
Autor: Marty Brown

Power Electronics: Converters, Applications and Design.
Autor: Mohan, Undeland, & Robbins

Audio Power Amplifier Design Handbook
Autor: Douglas Self

Small Signal Audio Design
Autor: Douglas Self

Audio Measurement Handbook
Autor: Bob Metzler

Compatibilidad electromagnética
Autor: Joan Pere Lopez Veraguas

Resúmenes de clases teóricas publicadas en la página de la cátedra en www.fi.uba.ar

Guías de ejercitación y guías de trabajos prácticos publicados en la página de la cátedra en www.fi.uba.ar

Notas de aplicación de terceros indicadas en la página de la cátedra en www.fi.uba.ar

RÉGIMEN DE CURSADA

Metodología de enseñanza

El curso se orientará a un aprendizaje curricular por proyecto y se basará en el diseño de un equipo electrónico sobre el cual el estudiante irá construyendo su conocimiento de los conceptos fundamentales, los que se irán vinculando a sus conocimientos previos.

Se utilizarán modernas técnicas didácticas, como por ejemplo la formación de conceptos, intentando lograr que el estudiante realice un aprendizaje por construcción en lugar del clásico esquema conductista. Algunos temas, como por ejemplo "tecnología de componentes", podrán ser expuestos en forma informativa, ya que el interés será básicamente interiorizar a los estudiantes sobre los componentes disponibles, sin embargo siempre se los vinculará a conceptos previamente aprendidos y de aplicación directa a su proyecto de diseño electrónico.

Los temas fundamentales serán convalidados con experiencias prácticas que incluirán ejercitación en el cálculo y diseño de un circuito, su simulación por medio de diseño asistido por computadora, su implementación física y la medición de su comportamiento real.

Desde el comienzo de la cursada se propondrá el trabajo en grupos compuestos de 3 a 4 estudiantes con la finalidad de potenciar su aprendizaje mediante la realización de un Trabajo Práctico en la primera parte de la cursada, antes de la Evaluación Parcial, y un Proyecto de Diseño de un equipo electrónico, o electromecánico, en la segunda parte de la cursada.

El proyecto de diseño será elegido por el grupo de estudiantes, asistido por los docentes de la Cátedra, intentando así generar una motivación genuina de los estudiantes en un tema en particular sin perder de vista la generalización, en vías de alcanzar los objetivos del curso.

El cuerpo docente seguirá todo el desarrollo del proyecto, para lo cual se realizará la correspondiente

planificación en etapas a cumplir cada semana. Esto permitirá a los docentes practicar una evaluación constante del aprendizaje de cada uno de los estudiantes a medida que se cumplen los objetivos de cada etapa.

El proyecto se iniciará con la formulación de las especificaciones, que serán definidas por el propio equipo de estudiantes y supervisadas por la Cátedra.

Seguirá con la búsqueda de información acerca de diversas topologías circuitales tradicionales o de vanguardia, cálculos preliminares orientados a la selección de componentes y la definición del circuito, cálculo y simulación, diseño del circuito impreso, estudio de costos, cumplimiento de normas de seguridad eléctrica e interferencia electromagnética, listado de componentes, etc., y concluirá con la elaboración de un informe final del proyecto a modo de artículo técnico para presentar a producción y encararse su fabricación. La modalidad de trabajo asemejará las funciones del Departamento de Ingeniería de una industria moderna.

El montaje, puesta en funcionamiento, medición de las características y condiciones de operación (temperaturas, consumos, respuestas, eficiencia, etc.), corrección del diseño y su optimización hasta lograr un prototipo funcional acorde al propuesto inicialmente en las especificaciones se entregará y defenderá en la instancia de la Evaluación Integradora.

El tema del proyecto será tal que permitirá abarcar todos los temas fundamentales mencionados en el programa analítico, aunque no limitado al mismo, pudiendo encararse el diseño de variados circuitos para diversas aplicaciones. Se fomentará la interacción con otras materias que se dictan en la FIUBA y la coparticipación en proyectos de otros laboratorios de la FIUBA o externos.

Modalidad de Evaluación Parcial

En las primeras semanas del curso se presentarán en clases teóricas y complementarias una gran variedad de herramientas de teoría de diseño de circuitos electrónicos, y antes de comenzar con el desarrollo del proyecto de diseño se tomará una Evaluación Parcial orientada a los temas teóricos y prácticos que se requieren para el desarrollo del curso.

La Evaluación Parcial tendrá dos instancias de recuperación.

Durante las semanas previas a la Evaluación Parcial se desarrollará un Trabajo Práctico de Laboratorio que consistirá en diseñar y construir un módulo electrónico que deberá medirse y caracterizarse, aplicando los temas que en forma simultánea se van viendo en las clases teóricas y complementarias mencionadas en el párrafo anterior. El módulo estará en gran parte prediseñado por la Cátedra y la tarea de los estudiantes será completar el diseño, construirlo y medirlo, para luego realizar el correspondiente informe del Trabajo Práctico. El mismo se entregará en forma grupal y su informe se re trabajará en las clases prácticas con los docentes auxiliares hasta perfeccionarlo. Este informe deberá lograr ser aprobado como una de las condiciones para aprobar la cursada de la materia. A si mismo cada estudiante deberá rendir y aprobar una Evaluación del Trabajo Práctico (que tendrá dos instancias de recuperación) como otra condición para aprobar la cursada de la materia. A los fines prácticos y de acreditación, la evaluación del Trabajo Práctico estará integrada a la Evaluación Parcial.

Después de la Evaluación del Trabajo Práctico se comenzará el desarrollo del Proyecto de Diseño de un equipo electrónico en la modalidad explicada en "Metodología de enseñanza". Al finalizar el periodo de cursada (16 semanas) deberá estar concluido este proyecto de diseño y cada grupo de estudiantes deberá presentar un informe final del mismo, supervisado por los docentes de la Cátedra y ser aprobado como otra condición para aprobar la cursada de la materia.

La estimación de los conocimientos asimilados por los estudiantes en la etapa de desarrollo del proyecto de diseño se obtendrá mediante el seguimiento de cada grupo de estudiantes (grupal e individualmente), a través de la guía y supervisión de un tutor designado para ese grupo de estudiantes.

CALENDARIO DE CLASES

Semana	Temas de teoría	Resolución de problemas	Laboratorio	Otro tipo	Fecha entrega Informe TP	Bibliografía básica
<1> 27/08 al 01/09	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<2> 03/09 al 08/09	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<3> 10/09 al 15/09	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<4> 17/09 al 22/09	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<5> 24/09 al 29/09	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<6> 01/10 al 06/10	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<7> 08/10 al 13/10	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<8> 15/10 al 20/10	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<9> 22/10 al 27/10	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<10> 29/10 al 03/11	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<11> 05/11 al 10/11	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<12> 12/11 al 17/11	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<13> 19/11 al 24/11	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<14> 26/11 al 01/12	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<15> 03/12 al 08/12	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			
<16> 10/12 al 15/12	Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"		Ver planificación de la materia 86.10 "Diseño de Circuitos electrónicos"			

CALENDARIO DE EVALUACIONES

Evaluación Parcial

Oportunidad	Semana	Fecha	Hora	Aula
1º	10	23/10	19:00	L15
2º	15	20/11	19:00	L15
3º		11/12	19:00	L15
4º				